0xF20

1111 0010 0000

val : 1111 0010

u : 0010

peut être codé en immédiat

décalage d’un opérande(3)

ADD r0,r0,r0,LSL #4

r0 décalé de 4 donc 2⁴ = 16

r0 + 16r0 = 17r0

(ex : faux)

MUL r0,R0,#17

#17 NONONONONONNNNNNNNNNNNNNNNNNNNNNN

0 ; pas immédiat

Rn : opérande 1

|  |  |  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- | --- | --- |
|  | cond | 0 | 0 | # | OP | S | Rn | Rd | Op2 |
| 1- sub r2, r1,r0 | 1110  E | 0 | 0 | 0  0 | 0010  4 | 0 | 0001  1 | 0010  2 | 0000 0000 0000  0 0 0 |
| 2-add r2,r1,r0, LSL #5 | 1110  E | 0 | 0 | 0  0 | 0100  8 | 0 | 0001  1 | 0010  2 | 00101 00 0 0000  (shift)  2 8 0 |
| 3-add r0,r0,#130 | 1110  E | 0 | 0 | 1  0 | 0100  8 | 0 | 0000  0 | 0000  0 | 0000 1000 0010  0 8 2 |
| ord r9,r9,r8,LSL #0 | 1110 | 0 | 0 | 0 | 1100 | 0 | 1001 | 1001 | 0000 0000 1000 |

1110 0000 0100 0001 0010 0000 0000 0000

1110 0000 1000 0001 0010 0010 1000 0000

1110 0010 1000 0000 0000 0000 1000 0010

add r3,r3 r0 LSL #8 décalage par une constante 2)

add r2 r1 rn LSL r7 décalage par registre 1)

add r3 r7 #18 3)

2) 5 décalage donc 00101

rouge : hexadécimal

0 décalage par constante

1 décalage par registre

130 = 1000 0010

val : 1000 0010

3